

АНАЛІЗ РЕГУЛЯТОРНОГО ВПЛИВУ
проекту Закону України «Про внесення змін до деяких
законодавчих актів України щодо вдосконалення охорони прав на
компонування (топографії) інтегральних мікросхем»

I. Проблема, яку передбачається розв'язати шляхом державного регулювання

Перегляд чинного законодавства України у сфері охорони прав на компонування (топографії) інтегральних мікросхем зумовлений необхідністю забезпечити ефективне виконання зобов'язань у рамках ратифікованої Україною 16 вересня 2014 року Угоди про асоціацію між Україною, з однієї сторони, та Європейським Союзом, Європейським Співтовариством з атомної енергії і їхніми державами-членами, з іншої сторони (далі – Угода про асоціацію).

Проект Закону України «Про внесення змін до деяких законодавчих актів України щодо вдосконалення охорони прав на компонування (топографії) інтегральних мікросхем» (далі – проект Закону) розроблено на виконання вимог частини другої «Стандарти, що стосуються прав інтелектуальної власності» Глави 9 Розділу IV «Торгівля та пов'язані з торгівлею питання» Угоди про асоціацію; пункту 154 Плану заходів з імплементації Угоди про асоціацію на 2014-2017 роки, затвердженого розпорядженням Кабінету Міністрів України від 17.09.2014 № 847-р; пункту 173 Плану дій Кабінету Міністрів України на 2016 рік, затвердженого розпорядженням Кабінету Міністрів України від 16.03.2016 № 184-р; Плану імплементації деяких актів законодавства ЄС у сфері інтелектуальної власності, затвердженого розпорядженням Кабінету Міністрів України «Про схвалення розроблених Міністерством економічного розвитку і торгівлі планів імплементації деяких актів законодавства ЄС» від 04.03.2015 № 164-р.

Запропонованим проектом Закону передбачається імплементація вимог статей 224-227 Угоди про асоціацію, а також положень Директиви Ради № 87/54/ЄС від 16 грудня 1986 року про правову охорону топографій напівпровідниковых виробів (далі – Директива ЄС) у національне законодавство.

Враховуючи вимоги Директиви ЄС та Угоди про асоціацію, виникла необхідність внесення змін до законодавства України у сфері топографій напівпровідниковых виробів в частині перегляду понятійного апарату, уточнення умов надання правової охорони та терміну дії охорони, удосконалення порядку державної реєстрації та уточнення переліку прав та обов'язків, що випливають з державної реєстрації.

Наразі в діючому законодавстві, а саме в Цивільному та Господарському кодексах України, Законі України «Про охорону прав на топографії інтегральних мікросхем» та Декретиві Кабінету Міністрів України «Про

державне мито» існують прогалини щодо визначення термінів «компонування напівпровідникового виробу», «напівпровідниковий виріб», тому Проектом пропонується ввести їх.

Також проектом Закону, пропонується: уточнити умови надання правової охорони та умови охороноздатності компонування напівпровідникового виробу;

- переглянути вимоги до заяви на реєстрацію;
- удосконалити порядок проведення експертизи заявок;
- уточнити перелік прав та обов'язків, що випливають з державної реєстрації компонування напівпровідникового виробу тощо.

У зв'язку із вищевикладеним, проектом Закону імплементуються норми законодавства ЄС, які націлені на вдосконалення національного законодавства.

Таким чином, проблема поширюється на всіх суб'єктів, основними групами (підгрупами), на які проблеми спрямовані вплив є:

| Групи (підгрупи) | Так | Ні |
|---|-----|----|
| Громадяни | так | — |
| Держава | так | — |
| Суб'єкти господарювання | так | — |
| у тому числі суб'єкти малого підприємництва | | |

У зв'язку із вищевикладеним, Міністерством економічного розвитку і торгівлі України підготовлено відповідний проект регуляторного акта.

ІІ. Цілі державного регулювання

Метою прийняття проекту Закону є забезпечення виконання зобов'язань України у сфері європейської інтеграції в частині узгодження вимог чинного законодавства України щодо охорони прав на компонування (топографії) інтегральних мікросхем із правом Європейського Союзу.

Цілі проекту Закону направлені на:

введення визначення термінів «компонування напівпровідникового виробу», «напівпровідниковий виріб» тощо;

уточнення умови надання правової охорони та умови охороноздатності компонування напівпровідникового виробу;

переглядання вимоги до заяви на реєстрацію;

удосконалення порядок проведення експертизи заявок;

уточнення перелік прав та обов'язків, що випливають з державної реєстрації компонування напівпровідникового виробу тощо.

Цей проект регуляторного акта має сприяти розв'язанню проблеми, зазначеної у розділі І АРВ.

III. Визначення та оцінка альтернативних способів досягнення цілей

1. Визначення альтернативних способів

| Вид альтернативи | Опис альтернативи |
|--|---|
| Залишення існуючої на даний момент ситуації без змін | залишення ситуації без змін характеризується збереженням діючого нормативно-правового механізму що є неприйнятним, оскільки суперечитиме взятими Україною зобов'язаннями за Угодою про асоціацію щодо імплементації права ЄС у сфері охорони прав на компонування (топографії) інтегральних мікросхем. |
| Прийняття проекту акта | затвердження такого регуляторного акта забезпечить досягнення встановлених цілей; виконання зобов'язань України у сфері європейської інтеграції в частині узгодження вимог чинного законодавства України щодо охорони прав на компонування (топографії) інтегральних мікросхем із правом Європейського Союзу. Тому, єдиним альтернативним способом вирішення зазначеної проблеми є прийняття даного регуляторного акта. |

2. Оцінка вибраних альтернативних способів досягнення цілей Оцінка впливу на сферу інтересів держави

| Вид альтернативи | Вигоди | Витрати |
|--|---|--|
| Залишення існюючої на даний момент ситуації без змін | відсутні | альтернатива є неприйнятною, оскільки не забезпечує досягнення поставленої мети. |
| Прийняття проекту акта | реалізація Закону допоможе досягнути європейського рівня охорони прав інтелектуальної власності, виконання зобов'язань, взятих Україною відповідно до Угоди про асоціацію, адаптацію національних актів законодавства до права Європейського союзу. | реалізація положень акту не потребує додаткових матеріальних чи інших витрат. |

Оцінка впливу на сферу інтересів громадян

| Вид альтернативи | Вигоди | Витрати |
|--|--|---|
| Залишення існюючої на даний момент ситуації без змін | відсутні | альтернатива є неприйнятною, оскільки не відповідає вимогам чинного законодавства України |
| Прийняття проекту акта | забезпечення охорони та захисту прав на компонування (топографії) інтегральних | реалізації положень акту не потребує додаткових матеріальних чи інших |

| | | | |
|--|----------------------------------|-----------------------------------|--------|
| | мікросхем стандартів Союзі | відповідно до Європейського | витрат |
|--|----------------------------------|-----------------------------------|--------|

Оцінка впливу на сферу інтересів суб'єктів господарювання

| Показник | Великі | Середні | Малі | Разом |
|--|--------|---------|------|--|
| Кількість суб'єктів господарювання, що підпадають під дію регулювання, одиниць | 0 | 11 | 2 | Всього – 13. Всі суб'єкти господарювання мають право на реєстрацію інтегральних мікросхем |
| Питома вага групи у загальній кількості, відсотків | 0 | 90% | 10% | 100% |

Наразі, згідно з відомостями Державного реєстру України топографій інтегральних мікросхем в Україні зареєстровано 13 топографій інтегральних мікросхем, власниками прав на які є суб'єкти господарювання; остання реєстрація була здійснена у 2012 році.

| Вид альтернативи | Вигоди | Витрати |
|--|--|--|
| Залишення існуючої на даний момент ситуації без змін | відсутні | Альтернатива є неприйнятною, оскільки не відповідає вимогам чинного законодавства України |
| Прийняття проекту акта | В діючому законодавстві суб'єкти господарювання та/або фізичні особи затрачують час на подання заявки на реєстрацію компонування напівпровідникового виробу, оскільки подають заявку лише в паперовому вигляді, наразі проектом Закону передбачено подання заявлання, як і в паперовому так і в електронному вигляді. Це в свою чергу спричиняє полегшення ведення господарської діяльності в сфері здійснення прав на компонування (топографії) інтегральних; забезпечення здійснення | реалізації положень акту потребує додаткових витрат щодо публікації в Бюллетені визначених Установкою відомостей про рішення Апеляційної палати. |

| | | |
|--|--|--|
| | <p>діяльності у прозорому правовому полі мікросхем з урахуванням вимог законодавства ЄС;</p> <p>зменшення витрати часу;</p> <p>полегшення набуття та охорони прав на компонування (топографії) інтегральних мікросхем;</p> | |
|--|--|--|

| Сумарні витрати за альтернативами | Сума витрат, гривень |
|--|--|
| Залишення існуючої на даний момент ситуації без змін | З огляду на альтернативу - залишення існуючої на даний момент ситуації без змін, витрати відсутні. |
| Прийняття проекту акта | відсутні, оскільки реалізації положень акту не потребує додаткових матеріальних чи інших витрат |

IV. Вибір найбільш оптимального альтернативного способу досягнення цілей

| Рейтинг результативності (досягнення цілей під час вирішення проблеми) | Бал результативності (за чотирибалльною системою оцінки) | Коментарі щодо присвоєння відповідного бала |
|--|--|---|
| Залишення існуючої на даний момент ситуації без змін | 1 | У разі залишення існуючої на даний момент ситуації без змін проблема продовжуватиме існувати, що не забезпечить досягнення поставленої мети. |
| Прийняття проекту акта | 4 | У разі прийняття акта задекларовані цілі забезпечать повною мірою досягнення поставленої мети стосовно виконання зобовязань України у сфері європейської інтеграції в частині узгодження вимог чинного законодавства України. |

| Рейтинг результативності | Вигоди (підсумок) | Витрати (підсумок) | Обґрунтування відповідного місця альтернативи у рейтингу |
|--------------------------|---|--|--|
| Прийняття проекту акта | Прийняття проекту акта, дасть можливість імплементувати та узгодити деякі акти ЄС у сфері інтелектуальної | У разі прийняття проекту акта, держава не нестиме ніяких матеріальних та | Залишення ситуації без змін суперечитиме взятими Україною зобов'язаннями за Угодою про асоціацію |

| | | | |
|--|---|--|--|
| | власності до вимог чинного законодавства в Україні. | інших витрат. | щодо імплементації права ЄС у сфері охорони прав на компонування (топографії) інтегральних мікросхем. Таким чином, пропозиція щодо збереження чинного регулювання зазначеного питання є такою, що реально не дозволяє вирішити проблеми виконання зобов'язань України у сфері європейської інтеграції. |
| Залишення існуючої на даний момент ситуації без змін | У разі залишення ситуації без змін існуватиме проблема неузгодженості законодавства України з ЄС. | У разі залишення існуючої на даний момент ситуації без змін, витрати для держави, громадян та суб'єктів господарювання відсутні. | У разі залишення існуючої на даний момент ситуації без змін проблема продовжуватиме існувати, що не забезпечить досягнення поставленої мети. |

| Рейтинг | Аргументи щодо переваги обраної альтернативи / причини відмови від альтернативи | Оцінка ризику зовнішніх чинників на дію запропонованого регуляторного акта |
|--|---|--|
| Залишення існуючої на даний момент ситуації без змін | Порушує виконання зобов'язань України у сфері охорони прав на компонування (топографії) інтегральних мікросхем інтелектуальної власності. | Зовнішні чинники на дію регуляторного акта у разі залишення існуючої на даний момент ситуації без змін відсутні. |
| Прийняття проекту акта | Прийняття акта забезпечить можливість повною мірою встановити правові, економічні та організаційні засади; досягнення європейського рівня охорони прав інтелектуальної власності. | На дію цього регуляторного акта негативно можуть вплинути: економічні, політичні, правові фактори. Позитивно на дію цього регуляторного акта може вплинути прискорення темпів виконання зобов'язань у рамках ратифікованої Україною |

| | |
|--|--------------------------------|
| | 16 вересня 2014 року Угоди. |
|--|--------------------------------|

Затвердження такого регуляторного акта забезпечить досягнення встановлених цілей.

Тому, єдиним альтернативним способом вирішення зазначеної проблеми є прийняття даного регуляторного акта.

V. Механізм і заходи, які забезпечуватимуть розв'язання визначеній проблеми

Для досягнення цілей, визначених у другому розділі аналізу, передбачається прийняття запропонованого регуляторного акта.

Проектом регуляторного акта впроваджується правовий механізм, яким встановлюється належний та ефективний порядок охорони прав інтелектуальної власності на компонування (топографії) інтегральних мікросхем, який також відповідатиме вимогам законодавства ЄС.

Проект регуляторного акта істотно змінює та доповнює встановлений чинним законодавством України механізм набуття, здійснення та розпорядження правами на компонування (топографії) інтегральних мікросхем з урахуванням вимог права Європейського Союзу.

VI. Оцінка виконання вимог регуляторного акта залежно від ресурсів, якими розпоряджаються органи виконавчої влади чи органи місцевого самоврядування, фізичні та юридичні особи, які повинні проваджувати або виконувати ці вимоги

Виконання вимог регуляторного акта залежно від ресурсів, якими розпоряджаються органи виконавчої влади чи органи місцевого самоврядування, фізичні та юридичні особи, які повинні проваджувати або виконувати ці вимоги, оцінюється вище середнього.

Прийняття регуляторного акта не потребує створення нового центрального органу виконавчої влади або його структурного підрозділу.

VII. Обґрунтування запропонованого строку дії регуляторного акта

Строк дії цього регуляторного акта встановлюється на необмежений термін, оскільки він регулює відносини, які мають перманентний характер.

VIII. Визначення показників результативності дії регуляторного акта

Прогнозовані показники результативності регуляторного акта:

а) розмір надходжень до державного та місцевих бюджетів, цільових фондів - не впливає.

б) кількість суб'єктів господарювання, та/або фізичних осіб, на які поширюватиметься дія акта – дія акта поширюється на суб'єктів господарювання, діяльність яких пов'язана зі сферою інтелектуальної власності, тобто на суб'єктів, які у разі створення топографії інтегральних

мікросхем приймуть рішення про державну реєстрацію цих об'єктів інтелектуальної власності;

б) розмір коштів, що витрачатимуться суб'єктами господарювання та/або фізичними особами, пов'язаними з виконанням вимог акта – не впливає;

г) зменшення часу суб'єктів господарювання та/або фізичними особами на реєстрацію компонування напівпровідникового виробу;

д) рівень поінформованості суб'єктів господарювання стосовно основних положень регуляторного акта – середній.

Проект акта розміщено на офіційному веб-сайті Мінекономрозвитку за адресом: <http://www.me.gov.ua/>.

| Від запровадження даного регуляторного акта отримуємо загальний позитивний ефект.

| Прийняття проекту акта сприятиме вдосконаленню нормативно-правової бази у сфері охорони прав на компонування (топографії) інтегральних мікросхем з урахуванням вимог *acquis communautaire*, розвитку сфер промисловості та сфери послуг внаслідок досягнення правої визначеності щодо порядку охорони прав на компонування (топографії) інтегральних мікросхем.

| Негативних факторів, які можуть негативно вплинути на запровадження регуляторного акта, не виявлено.

Позитивно на дію цього акта можуть вплинути такі фактори:

реформи у політичній та економічній сферах, що впливатимуть на збільшення кількості суб'єктів господарювання, що здійснюють діяльність щодо у сфері використання прав на компонування (топографії) інтегральних мікросхем;

прискорення темпів економічного зростання, що дозволить підвищити інформаційну привабливість України для світових мейджорів та інших іноземних власників прав на об'єкти інтелектуальної власності.

На дію регуляторного акта вплив зовнішніх факторів не очікується.

Впровадження та виконання вимог регуляторного акта органами державної влади не потребує додаткових витрат з бюджетів усіх рівнів.

Додержання вимог регуляторного акта не потребує запровадження державного нагляду та контролю.

IX. Визначення заходів, за допомогою яких здійснюватиметься відстеження результативності дій регуляторного акта

Результативність дій регуляторного акта здійснюватиметься за допомогою таких заходів як базове, повторне, періодичне відстеження.

Базове відстеження результативності здійснюватиметься після набрання чинності цим регуляторним актом, але не пізніше дня, з якого починається проведення повторного відстеження результативності цього акта.

Повторне відстеження результативності регуляторного акта здійснюється через рік з дня набрання ним чинності, але не пізніше двох років після набрання ним чинності.

Періодичне відстеження результативності регуляторного акта здійснюється раз на три роки, починаючи з дня виконання заходів із повторного відстеження.

Для відстеження результативності регуляторного акта планується вивчати та аналізувати практику застосування норм цього документа, використовуючи звернення, запити, повідомлення, пропозиції, набутий практичний досвід суб'єктів господарювання, які у своїй діяльності реалізують права на компонування (топографії) інтегральних мікросхем.

У разі виявлення неврегульованих та проблемних питань під час проведення аналізу показників дії цього акта, ці питання будуть вирішені шляхом внесення відповідних змін.

Відстеження результативності дії регуляторного акта здійснюватиметься статистичним методом.

Перший віце-прем'єр-міністр
України – Міністр економічного
розвитку і торгівлі України



Степан КУБІВ